



반도체설계교육센터
IC DESIGN EDUCATION CENTER

2016 IDEC SoC Congress(Isc)

2016.6.30(목) 09:30 ~ 15:20
KAIST KI 빌딩 (E4동)

반도체설계교육센터(IDEC)는 참여 대학의 연구 성과를 소개하고 급변하는 산업에 대비한 전문인력양성 방향에 대한 논의를 위해 IDEC SoC Congress를 개최하고 있습니다.

기업과 정부의 전문가분들을 모시고 SoC 산업 기술 동향과 시장 전망에 대한 강연도 함께 개최됩니다. SoC 분야 전문 인력양성을 위한 산학연 협력 강화 방안이 마련될 수 있도록 많은 관심과 참여를 부탁드립니다.

진행 프로그램

- [강 연] SoC 분야 기술 동향 및 시장 전망
- [전 시] MPW 칩설계 결과(CDC) 및 참여대학의 우수 연구 성과 전시
- [논 의] 대학지원 관련 현안 및 CDC 우수팀 시상

진행 일정

구분	퓨전홀(1F)	로비(1F)
09:30 ~ 10:30	[성과 발표] CDC 우수팀 / 참여 대학 우수 연구 성과	09:30~15:20 [전 시] Chip Design Contest 설계 전시WG 우수 연구 성과 전시
10:30 ~ 10:40	[개회사] 박인철 소장	
10:40 ~ 11:10	[지능형 반도체 기술 및 정책 방향] 이규복 CP(정보통신기술진흥센터, KETI)	
11:10 ~ 12:00	[기조 강연 I_SoC 발전 전망과 팹리스 산업의 기회] 허영 대표(실리콘마이터스)	
12:00 ~ 13:00	점심식사	
13:00 ~ 13:50	[기조 강연 II_TV Technology & SoC Solution] 최승중 전무(LG전자 SCI센터 DTV SoC 개발실장)	
13:50 ~ 14:20	전시 관람	
14:20 ~ 15:20	[IDEC 대학 지원 성과 보고 및 현안 논의] IDEC 사업 수행 내용 보고 IDEC 운영 현안 논의 Chip Design Contest 우수팀 시상	
	[경품 추첨] 기념품 증정	

주 최 산업통상자원부 한국산업기술진흥원

주 관 반도체설계교육센터 KAIST

문의처 <http://idec.or.kr> | 042-350-4428 | yslee@idec.or.kr