

2017 IDEC SoC Congress (ISC)

2017.06.29(목) 08:50~15:20
KAIST KI 빌딩(E4동)



반도체설계교육센터(IDEC)는 참여 대학의 연구 성과를 소개하고 급변하는 산업에 대비한 전문인력양성 방향에 대한 논의를 위해 IDEC SoC Congress를 개최하고 있습니다.
기업과 정부의 전문가분들을 모시고 SoC 산업 기술 동향과 시장 전망에 대한 강연도 함께 개최됩니다. SoC 분야 전문 인력양성을 위한 산학연 협력 강화 방안이 마련될 수 있도록 많은 관심과 참여를 부탁드립니다.

진행 프로그램

- 강 연**: SoC 분야 기술 동향 및 시장 전망
전 시: MPW 칩설계 결과(CDC) 및 참여대학의 우수 연구 성과 전시
논 의: 대학지원 관련 현안
성과보고: IDEC 수행 내역 및 관련 시상

세부 진행 일정

일시	퓨전홀(1F) - 주요 행사	로미(1F) - 전시
08:50 ~ 09:20	[등록]	
09:20 ~ 10:20	[성과발표] - CDC 우수팀 / 참여 대학 우수 연구 성과 (발표장: 패트릭스홀 2층)	
10:30 ~ 10:50	[Opening] - 박인철 소장 (IDEC, KAIST 전기및전자공학과) [축사] - 경종민 교수 (KAIST 전기및전자공학과)	09:30 ~ 15:20
10:50 ~ 11:20	[시스템반도체 기술 및 정책방향] - 손광준 PD (한국산업기술평가관리원, KEIT)	[성과전시] - Chip Design Contest 설계 전시 - 참여대학 우수 연구 성과 전시
11:20 ~ 12:10	[기조 강연I_시스템반도체 분야 기술 동향 및 필요 인재] - 김민구 전무(삼성전자 Systems LSI 사업부 System개발팀)	
12:10 ~ 13:10	점심식사	
13:10 ~ 14:00	[기조 강연II_스마트폰용 시스템반도체 개발 동향] - 손종만 대표(지니틱스)	[관련전시] - 기업 홍보 전시
14:00 ~ 14:30	전시 관람	
14:30 ~ 15:20	[IDEC 대학 지원 성과 보고 및 현안 논의] - IDEC 사업 수행 내용 보고 및 참여 대학 지원 관련 현안 논의 - 우수 참여교수, 우수 강사, Chip Design Contest(CDC) 우수팀 시상	
15:20 ~	[경품추첨] 기념품 증정	

주 최: 산업통상자원부 한국산업기술진흥원

주 관: 반도체설계교육센터 KAIST

문의처: ☎ <http://isc.idec.or.kr> ☎ 042-350-4428 ✉ yslee@idec.or.kr